

VO 182.711

6. Juni 2012

Prüfung Betriebssysteme

KNr.

MNr.

Zuname, Vorname

Ges.)(100)

1.)(35)

2.)(20)

3.)(45)

Zusatzblätter:

**Bitte verwenden Sie nur dokumentenechtes Schreibmaterial!**

# 1 Synchronisation mit Semaphoren (35)

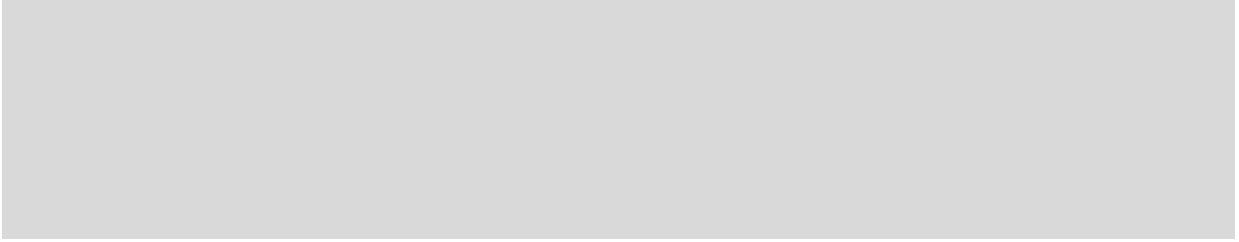
Eine Parkgarage hat  $N$  Stellplätze für Autos. An Ein- und Ausfahrt befinden sich je ein Schranken, um das Zu- bzw. Abfahren von Autos zu kontrollieren. Vor dem Schranken der Einfahrt befindet sich außerdem ein Ticket-Automat, bei dem vor dem Einfahren ein Ticket gelöst werden muss. An der Ausfahrt steht ein Automat, der die Bezahlung von Tickets überprüft, bevor der Ausfahrtschranken geöffnet wird.

Definieren bzw. initialisieren Sie geeignete Semaphore und schreiben Sie drei Prozesse, *einfahrt*, *ausfahrt* und *auto*, um das Parken von Autos in der Parkgarage zu simulieren.

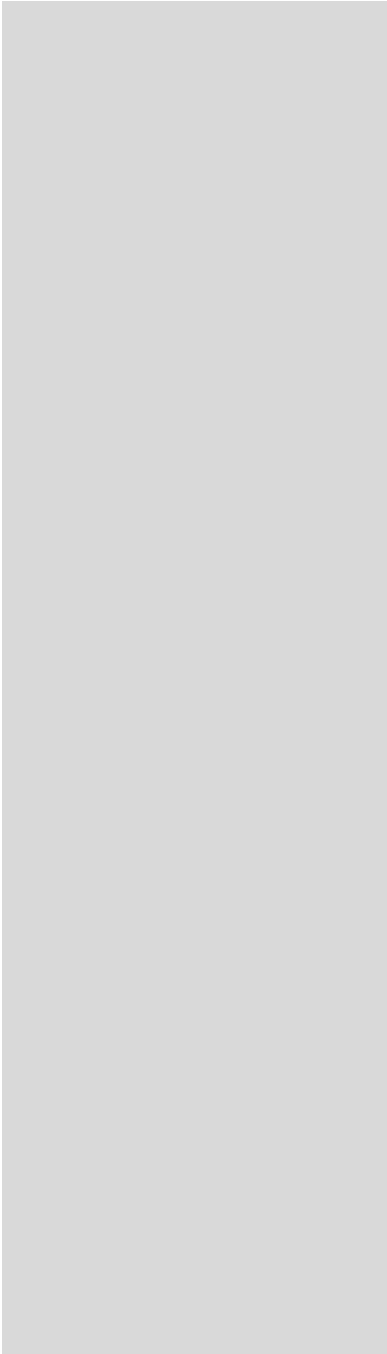
- *einfahrt* steuert den Ablauf an der Garageneinfahrt für beliebig viele Autos. Folgende Funktionen werden von diesem Prozess verwendet:  
*print\_ticket()*: druckt ein Ticket für ein Auto aus.  
*open\_gate(gate\_no)*: öffnet den Schranken mit der als Parameter übergebenen Nummer (1 ... Einfahrt, 2 ... Ausfahrt).  
*close\_gate(gate\_no)*: schließt den Schranken, dessen Nummer als Parameter übergeben wurde (1 ... Einfahrt, 2 ... Ausfahrt).
- *ausfahrt* steuert den Ablauf an der Garagenausfahrt für beliebig viele Autos. Neben den Funktionen *open\_gate(gate\_no)* und *close\_gate(gate\_no)* wird folgende Funktion verwendet:  
*fetch\_ticket()*: zieht ein Ticket ein, bevor der Schranken geöffnet wird. Nehmen Sie der Einfachheit halber an, dass alle Tickets bezahlt wurden und die Funktion immer erfolgreich terminiert.
- *auto* simuliert die Ankunft, das Parken und das Ausfahren eines Autos. Folgende Funktionen werden verwendet:  
*approach\_gate(gate\_no)*: Zufahren zum Schranken *gate\_no* (Nummern wie oben beschrieben).  
*pass\_gate(gate\_no)*: Passieren des Schranken *gate\_no*.  
*get\_ticket()*: Nehmen eines an der Einfahrt gedruckten Tickets.  
*insert\_ticket()*: Ticket wird in den Automaten an der Ausfahrt gesteckt.  
*park\_and\_pay()*: Parken incl. Bezahlen des Tickets.

Schreiben Sie Implementierungen für die drei Prozesstypen, die die beschriebenen Aktionen der Prozesse geeignet synchronisieren und sicherstellen, dass sich nie mehr als  $N$  Autos in der Parkgarage befinden. Synchronisieren Sie die Prozesse ausschließlich mit Semaphoren. Die Verwendung von anderen Synchronisationskonstrukten und globalen Variablen ist nicht erlaubt.

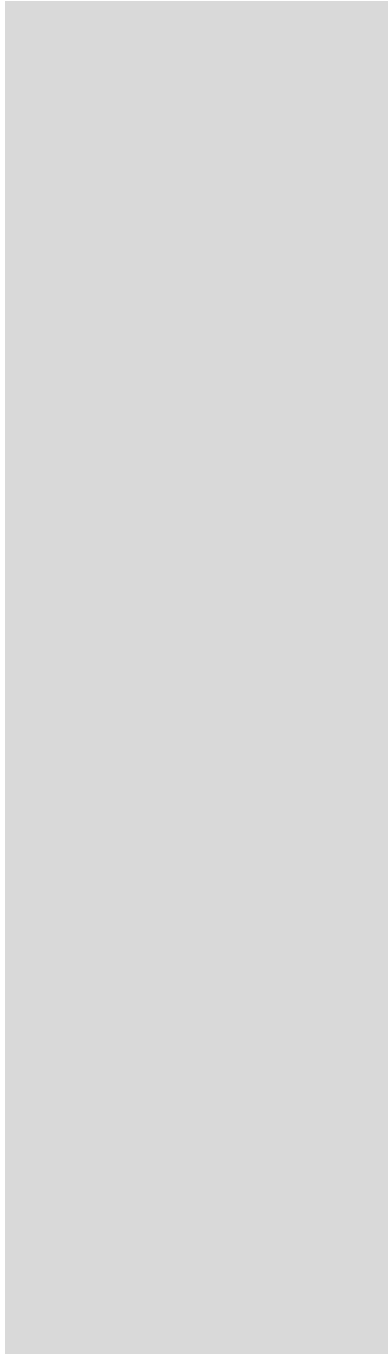
## Initialisierungen



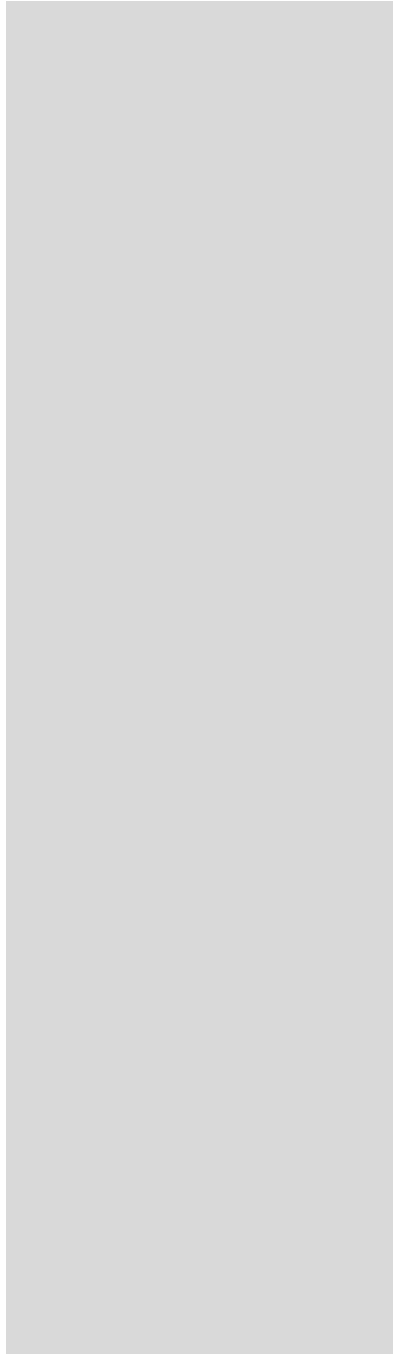
`/** Prozess einfahrt **/`



`/** Prozess ausfahrt **/`



`/** Prozess auto **/`



## 2 Memory Management (20)

Die Page Table eines kleinen Computersystems ist als Inverted Page Table (IPT) mit acht Einträgen realisiert. Die Größe der einzelnen Pages beträgt 4kByte. Beim Auftreten von Page Faults wird in diesem Computersystem der Clock Algorithmus als globale Page Replacement Strategie eingesetzt.

Im zu lösenden Beispiel ist eine Ausgangsbelegung der Page Table (links), sowie eine Folge von Zugriffen auf den virtuellen Speicher, charakterisiert durch Prozessnummer (PID), adressierte Seite (page) und Offset, gegeben. Simulieren Sie die Ausführung der Zugriffsfolge von links nach rechts und tragen Sie für jeden Zugriff auf den virtuellen Speicher (a) die entsprechende physikalische Adresse, (b) den Zustand der IPT und (c) den Wert des Use Pointers für den Clock Algorithmus nach dem Speicherzugriff an (Sie brauchen bei jedem Schritt nur die Werte in der IPT anzugeben, die sich beim aktuellen Zugriff geändert haben).

				PID	page	offset					PID	page	offset					PID	page	offset					PID	page	offset					PID	page	offset
				1	3	0a3e					2	1	002c					1	1	0002					3	1	07fe					1	5	0a3e
				phys. address						phys. address						phys. address						phys. address						phys. address						
				<div style="border: 1px solid black; height: 20px; width: 100%;"></div>						<div style="border: 1px solid black; height: 20px; width: 100%;"></div>						<div style="border: 1px solid black; height: 20px; width: 100%;"></div>						<div style="border: 1px solid black; height: 20px; width: 100%;"></div>						<div style="border: 1px solid black; height: 20px; width: 100%;"></div>						

	PID	page	use		PID	page	use		PID	page	use		PID	page	use		PID	page	use		PID	page	use		PID	page	use				
0	1	5	1	0				0				0				0				0				0				0			
1	3	1	0	1				1				1				1				1				1				1			
2	2	3	0	2				2				2				2				2				2				2			
3	2	1	0	3				3				3				3				3				3				3			
4	1	2	0	4				4				4				4				4				4				4			
5	1	3	1	5				5				5				5				5				5				5			
6	2	4	1	6				6				6				6				6				6				6			
7	3	3	1	7				7				7				7				7				7				7			

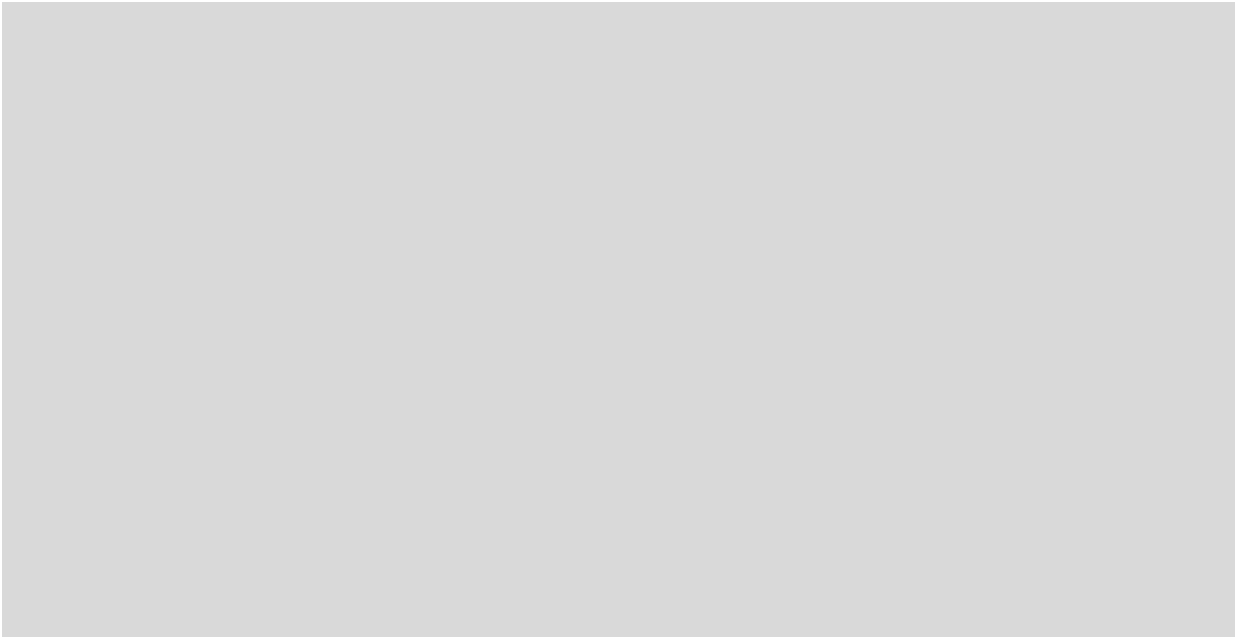
  

use pointer <div style="border: 1px solid black; padding: 2px 10px;">6</div>	use pointer <div style="border: 1px solid black; padding: 2px 10px;"></div>	use pointer <div style="border: 1px solid black; padding: 2px 10px;"></div>	use pointer <div style="border: 1px solid black; padding: 2px 10px;"></div>	use pointer <div style="border: 1px solid black; padding: 2px 10px;"></div>	use pointer <div style="border: 1px solid black; padding: 2px 10px;"></div>
--	---	---	---	---	---

Ändert sich für die konkrete Zugriffsfolge etwas an den Inhalten der IPT nach den einzelnen Schritten, wenn der Clock Algorithmus als lokale (anstatt globale) Ersetzungsstrategie angewandt wird? Wenn es zu einer Veränderung kommt, geben Sie diese bitte genau an.

### 3 Fragen zu Betriebssystemen (45)

Was versteht man unter einem *Process Control Block*? Beschreiben Sie, aus welchen Teilen der PCB besteht und welche Informationen in diesen Teilen jeweils verwaltet werden. (6)

A large, empty gray rectangular box intended for the student's answer to the first question.

Skizzieren Sie die Folge der Schritte, die bei der Abarbeitung eines *Synchronen I/O Requests* ablaufen. (5)

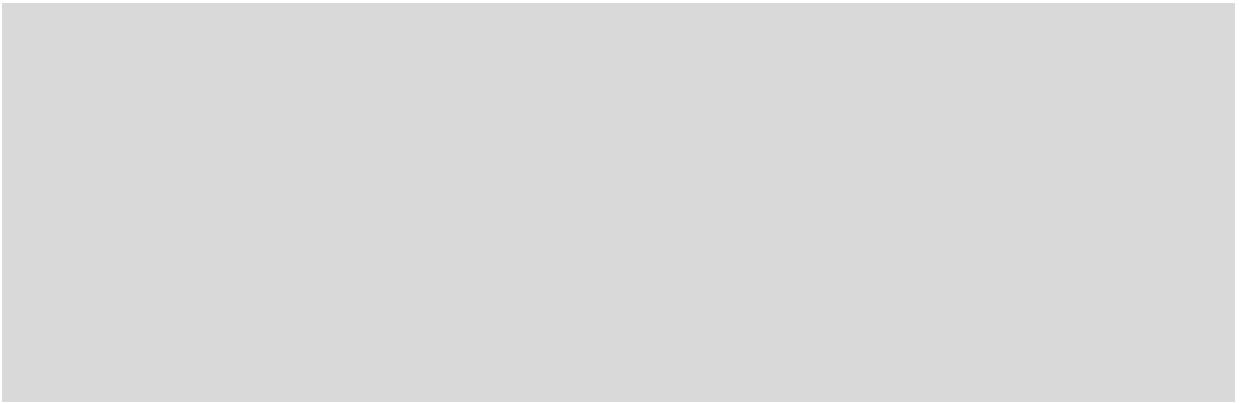
A large, empty gray rectangular box intended for the student's answer to the second question.

Was versteht man unter einem *Kernel Level Thread* und unter einem *User Level Thread*? Beschreiben Sie die beiden Arten der Threadimplementierung und charakterisieren Sie deren Unterschiede. (4)

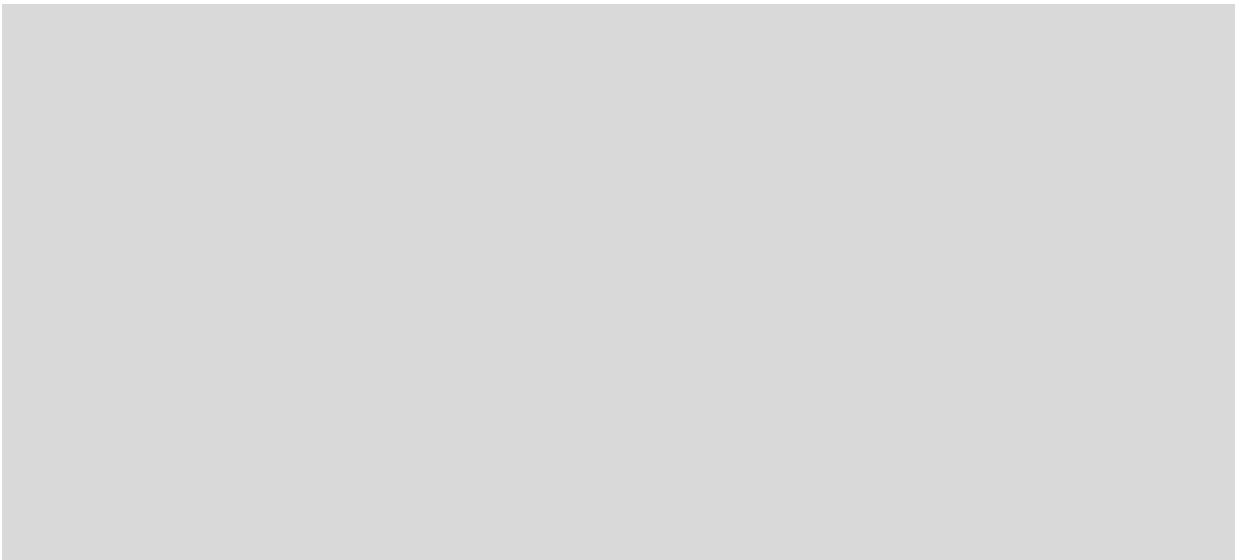
Erklären Sie die Begriffe *Deadlock*, *Livelock* und *Starvation*. (4)

Bei welchen der folgenden *Scheduling*-Strategien kann es zur *Starvation* kommen: (a) FCFS, (b) Shortest Job First, (c) Round Robin, (d) Priority Scheduling? Begründen Sie jeweils Ihre Antwort. (4)

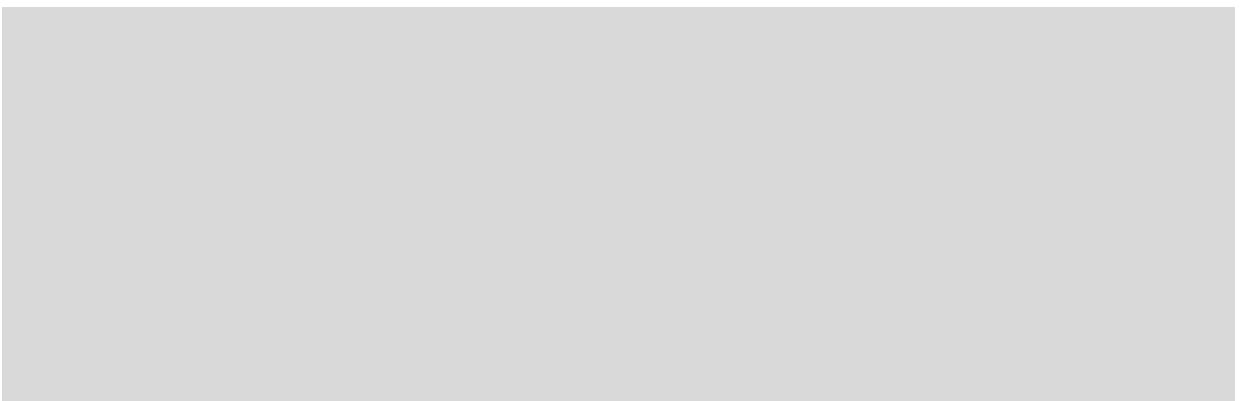
Was versteht man unter *Blocking* bzw. *Non-Blocking I/O*? Beschreiben Sie die beiden Arten, I/O-Operationen durchzuführen. (3)

A large, empty gray rectangular box intended for the student's answer to the question about blocking and non-blocking I/O.

Was versteht man unter *Buffering*? Welche Vorteile bietet es, wo liegen seine Grenzen und worauf hat man bei der Verwendung von Puffern bei der Betriebssystemimplementierung zu achten? (5)

A large, empty gray rectangular box intended for the student's answer to the question about buffering.

Nennen Sie vier verschiedene Strategien zur Block-Allokierung von Dateien und beschreiben Sie diese mit ihren Vor- und Nachteilen. (6)

A large, empty gray rectangular box intended for the student's answer to the question about file block allocation strategies.

Wie ist ein *i-node* aufgebaut? Welche Informationen enthält er? (4)

Nennen Sie Design Prinzipien für die Konstruktion von sicheren Systemen. Geben Sie für jede Regel ein Beispiel an. (4)