

Punkteverteilung ist nur eine grobe Schätzung.

1. Ist die Konjunktive oder Disjunktive Normalform besser für ein PLA das aus NAND/NAND aufgebaut ist. 2-3
2. Welche Möglichkeiten gibt es Verbindungen auf einem PLA zu setzen. 2-3
3. 1 zu 8 Multiplexer aus 1x 3-zu-8-Decoder, 8x NAND-Gatter, 1x NOT-Gatter 10
4. VHDL-Code interpretieren (gegeben entity und architecture) 5-10
5. Micro-code; n mal arithmetischer leftshift durchführen, daten bereits in Register geladen 10-12
6. Programmbeispiele in denen man feststellen musste ob eine Racing Condition oder ein Deadlock vorhanden ist. 10-12
7. 0815 Paging Beispiel 8
8. Scheduling Beispiel: (FCFS, SJF, SJF mit preemption, RoundRobin mit 4er Quantum) pro verfahren 4
9. $R12 \leftarrow \text{memory}(\text{memory}(R15) + F3)$ (oder so ähnlich), Inhalt aller Register nach der Operation angeben. 8
10. Was is frequency hopping und welche drahtlose Übertragungsverfahren benutzen frequency hopping. 3-4
11. Was ist eine Busarbitration 2-3
12. Wann ist eine Funktion oder ein Programm reentrant. 2
13. Was ist Interception, und Beispiele für solche Angriffarten geben. 3
14. 2-wege Cache für 2K skizzieren. 8
15. 3 Signale die von der ALU erzeugt werden (C, N, Z) 3
16. Beispiele für Tabellen und Funktionsspeicher 3
17. Voraussetzungen für Deadlock 4
18. IP Adresse (Subnets bei Klasse C Adresse berechnen) 4-8